

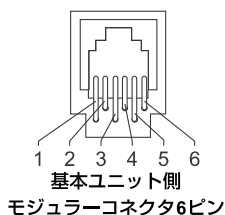
1-6 端子配列と内部回路図

KV Nanoシリーズ内蔵シリアルポートと《KV-N10L/KV-N11L 増設シリアル通信カセット》、《KV-NC10L/NC20L増設シリアル通信アダプタ》の端子配列と内部回路図について説明します。

外部機器との配線図については、 「2-3 外部機器を接続する」(2-6ページ)を参照してください。

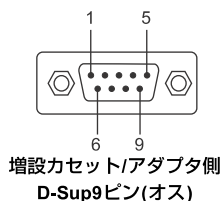
端子配列

■ 内蔵シリアルポート



ピン番号	信号名	信号方向
1	+5V	(出力)
2	+5V	(出力)
3	RD(受信データ)	入力
4	SG(信号グラウンド)	—
5	SD(送信データ)	出力
6	SG(信号グラウンド)	—

■ KV-N10L/KV-NC10L/KV-NC20L(ポート1)

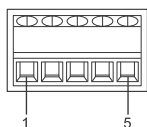


ピン番号	信号名	信号方向
1	—	—
2	RD(受信データ)	入力
3	SD(送信データ)	出力
4	ER(データ端末レディ)	出力
5	SG(信号グラウンド)	—
6	DR(データセットレディ)	入力
7	RS(送信要求) ^{※1}	出力
8	CS(送信可) ^{※2}	入力
9	—	—

※1 受信できなくなるとLowになります。通常はHighです。

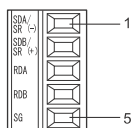
※2 通常はHighにしてください。受信させたくないときにLowにしてください。

■ KV-N11L



ピン番号	RS-422A/485(4線式)		RS-485(2線式)	
	信号名	信号方向	信号名	信号方向
1	SDA(—)	出力	S/R(—)	—
2	SDB(+)	出力	S/R(+)	—
3	RDA(—)	入力	—	—
4	RDB(+)	入力	—	—
5	SG	—	SG	—

■ KV-NC20L



ピン番号	RS-232C		RS-422A/485(4線式)		RS-485(2線式)	
	信号名	方向	信号名	方向	信号名	方向
1	SD	出力	SDA(—)	出力	S/R(—)	—
2	—	—	SDB(+)	出力	S/R(+)	—
3	—	—	RDA(—)	入力	—	—
4	RD	入力	RDB(+)	入力	—	—
5	SG	—	SG	—	SG	—