

【ラダー図】

プロジェクト名 : plc_public_code1_00a
 プログラム名 : VirtualCylinder

00001

Virtual Cylinder

00002

Initial

#0
CALL

00003

シミュレーション用の仮想エアシリンダを32個作りました。
 32個分のコードを記述するのは現実的ではないので、1スキャンで2個のシリンダを
 時分割制御しています。

「TimeSlice」モジュールのZ6 (0~15の値を循環) で各デバイスをインデックス修飾しています。

Virtual Cylinder 32 (Number : 00~31)

. Input Power (Single) : R014~015ch

. Air Switch (ON) : R016~017ch

. Air Switch (OFF) : R018~019ch

00004

. Clock (ON) : @T00~@T31

. Clock (OFF) : @T32~@T63

. Counter : @FM00~@FM15

00005

. 00~15

00006

CR2002

常時ON



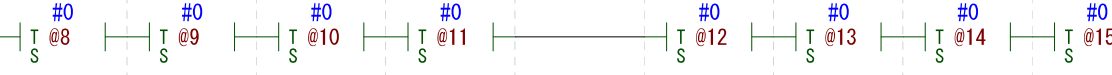
00007



00008

CR2002

常時ON



00009



00010

■ シリンダON時の動作
 シリンダ電源の立上りでClock間隔のタイマをリセットします。
 シリンダセンサ(能動端)がFの間、Clockをかうんとアップし続けます。
 Clockカウンタが設定値になれば、能動端センサをTIにしてClockカウンタを停止します。

00011

R1400:Z6

CYL00. Power



00012

R1600:Z6

AS00. Act



00013



00014

■ シリンダOFF時の動作
 シリンダ電源の立下りでClock間隔のタイマをリセットします。
 シリンダセンサ(非能動端)がFの間、Clockをカウントダウンし続けます。
 Clockカウンタが0になれば、非能動端センサをTIにしてClockカウンタを停止します。

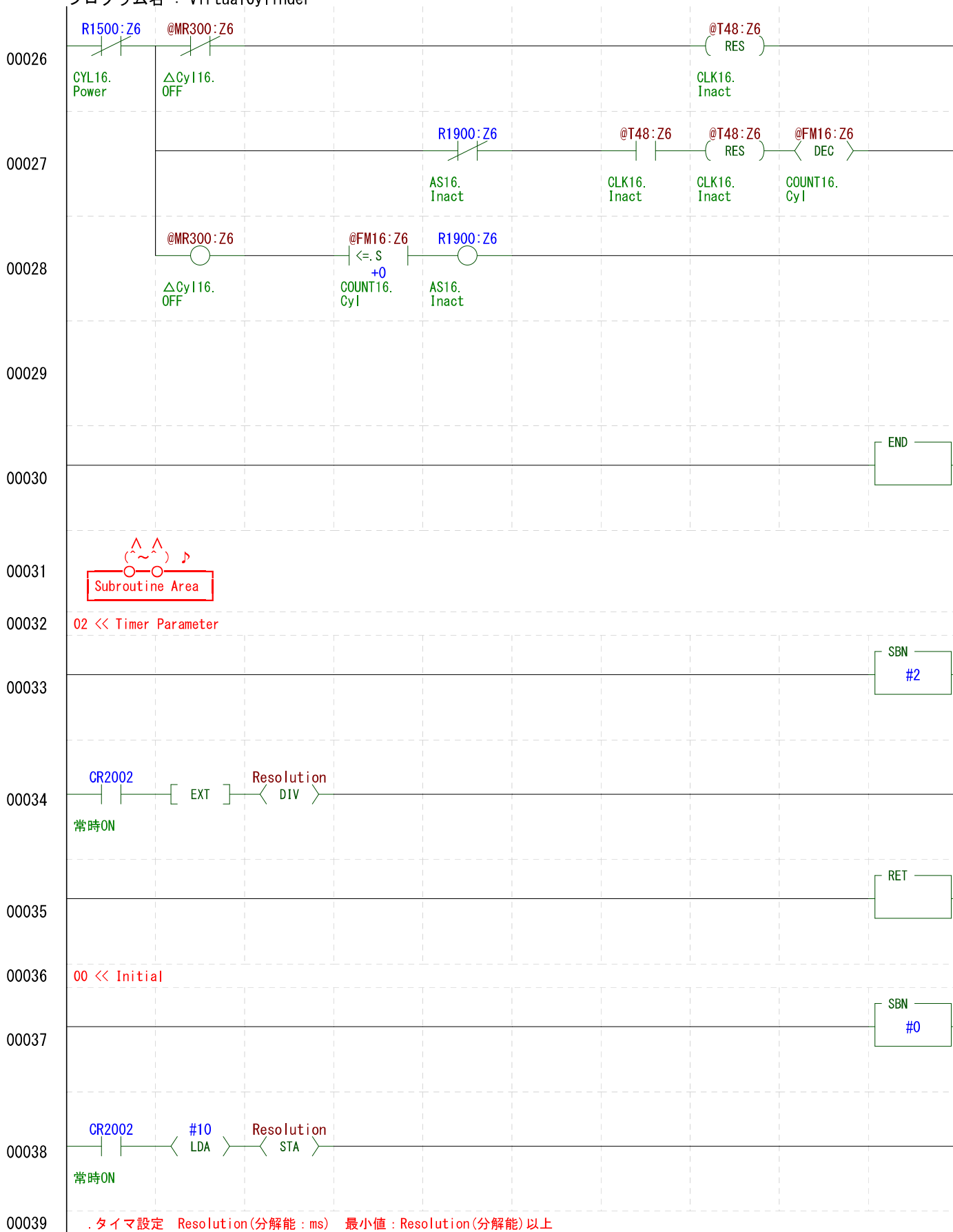
【ラダー図】

プロジェクト名 : plc_public_code1_00a
 プログラム名 : VirtualCylinder



【ラダー図】

プロジェクト名 : plc_public_code1_00a
 プログラム名 : VirtualCylinder



【ラダー図】

プロジェクト名 : plc_public_code1_00a
 プログラム名 : VirtualCylinder

